ボード設計から電源設計,IPコアの使いこなし方まで



パソコンの拡張インターフェースが従来のPCI からPCI Expressに置き換わるに従って、産業用 機器にPCI Expressが採用されはじめています. 高速伝送が必要な画像処理装置や通信装置でも普 及してきました、このPCI Expressを、FPGAな どを用いてボードに実装する技術について基礎か

最大伝送速度2.5Gbpsを実現するための信号伝 送のポイントや電源設計のポイント、IPコアの使 いこなし方、PIPEについて開発事例を交えて解説 します. Gen2など最近の動向なども紹介します.

Prologue		今なぜPCI Expressなのか ~PCI Expressの現状を知ろう~	畑山 仁
第1章		Expressの基礎知識 ロトコル階層や物理層の基本がよく分か	る~⊠ 畑山 仁
第2章		達動伝送の極意 CI Expressのパターン設計と計測技術に	学ぶ~図 志田 晟
	PIP	Eのインターフェース設計徹底解剖	

~PHYチップを使うために避けては通れない~□

第3章

PCI Expressボードの電源設計と高速データ転送技術 ~マルチ電源ボードの電源設計を習得しよう~区

鈴木正人, 今井 淳

PCI Express搭載LSIの設計

Appendix1

Appendix2

福田光治

~IPコア選定の考え方とPCI Express高速転送技術~図

五十嵐拓郎

Gen2とGen3, ケーブル規格の概要

~PCI Expressの今後の動向~図

最新の高速トランシーバ内蔵FPGAの実力

畑山 仁